

自研 GPU 产品去美国化合规说明

一、核心去美国化原则

本系列自研 GPU 产品严格遵循出口管制合规要求，实现全链路自主可控，核心原则如下：

- 核心技术全自研：指令集架构、微架构、互联协议、算力单元设计均为国内自主研发，无美国受控技术依赖；
- 供应链全自主：核心芯片、HBM 显存、PCB 板、元器件均采用国内自主可控供应链，无美国受控元器件；
- 合规设计：产品设计、生产、测试全流程符合中国及相关国家/地区的出口管制法规，无违规风险；
- 性能对标：性能指标对标国际主流产品，满足国内数据中心、AI 训练、高性能计算等场景的需求。

二、P6SE 产品去美国化说明

P6SE 是面向超大规模 AI 训练的自研通用 GPU，核心自主可控要点：

- 1. 架构自主：自研 MXFP4 浮点格式、灵衢互联协议，完全替代美国 NVLink 等受控技术，芯片间互联带宽达 2TB/s；
- 2. 显存自主：配套自研 P6SE HBM 显存，单片最大 144GB，带宽达 4TB/s，无美国 HBM 技术依赖；
- 3. 形态自主：SXM 形态适配国内自主研发的超节点服务器，完全替代美国 SXM 模块的生态依赖；
- 4. 算力自主：峰值算力达 2007 TFLOPS (MXFP4) ，FP8 算力 1034 TFLOPS，满足万亿参数大模型训练需求，性能对标国际主流产品。

三、P6ME 产品去美国化说明

P6ME 是面向通用计算的自研标卡 GPU，核心自主可控要点：

- 1. 接口自主：采用 PCIe5.0 x16 标准接口，适配国内自主研发的主板、服务器生态，无美国专属接口依赖；
- 2. 显存自主：配套自研 HiBL 1.0 HBM 显存，标配 112GB，带宽达 1.4TB/s，可选 128GB 版本，完全自主可控；
- 3. 算力自主：MXFP4 峰值算力 1784 TFLOPS，标配版 1561 TFLOPS，FP8 算力 804 TFLOPS，满足 AI 推理、通用计算、云计算等场景需求；
- 4. 生态自主：适配国内自主研发的操作系统、AI 框架、驱动程序，构建全栈自主的软件生态，无美国 CUDA 生态依赖。

四、全栈自主可控生态

本系列产品已完成全栈自主生态适配，核心包括：

1. 硬件生态：适配国内自主研发的 CPU、服务器、存储、网络设备，实现全硬件链路自主可控；
2. 软件生态：适配国内自主研发的操作系统、AI 框架、编译器、驱动程序，提供完整的开发工具链；
3. 生产制造：生产、测试、封装全流程在国内完成，采用国内自主可控的生产线，无美国生产设备依赖；
4. 合规保障：产品经过全面的出口管制合规审计，无美国受控技术、元器件、软件，可安全用于国内各类关键信息基础设施场景。